

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Костромской государственный университет»
(КГУ)

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Микропроцессорная техника

Направление подготовки 27.03.04 Управление в технических системах
Профиль: Информационное и техническое обеспечение
цифровых систем управления

Квалификация (степень) выпускника: бакалавр

Кострома
2020

Рабочая программа дисциплины «Микропроцессорная техника» разработана:

- в соответствии с Федеральным государственным образовательным стандартом ФГОС ВО Утвержден приказом Минобрнауки России от 20.10.2015 №1171;
- в соответствии с учебным планом направления подготовки «27.03.04 Управление в технических системах» профиль: Информационное и техническое обеспечение цифровых систем управления



Разработал: _____ Лапшин Валерий Васильевич, доцент кафедры АМТ, к.т.н., доцент




Рецензент: _____ Саликова Е.В., доцент кафедры АМТ, к.т.н.

УТВЕРЖДЕНО:

На заседании кафедры АМТ

Протокол заседания кафедры № 1 от 31.08. 2020 г.

Заведующий кафедрой АМТ

-  Староверов Б.А., д.т.н., профессор

1. Цели и задачи освоения дисциплины

Цель дисциплины: Формирование у студентов знаний, умений и навыков работы с микропроцессорными средствами и системами управления в технических системах, освоение принципов работы и конструирования микропроцессорных систем.

Задачи дисциплины:

- научить осуществлять обоснованный выбор элементов микропроцессорных систем в соответствии с поставленной задачей;
- сформировать у студентов практические навыки работы с микропроцессорами и элементами микропроцессорных систем;
- научить разрабатывать и проектировать микропроцессорные блоки и устройства систем автоматизации и управления.

2. Перечень планируемых результатов обучения по дисциплине

В результате освоения дисциплины обучающийся должен

знать:

- классификацию и основные типы элементов электроники и микропроцессорной техники, современные тенденции их развития;
- терминологию и обозначения при выполнении поставленных задач по проектированию микропроцессорных блоков и устройств систем автоматизации и управления.

уметь:

- разрабатывать типовые прикладные программы на языках низкого уровня;
- в соответствии с техническим заданием разрабатывать принципиальные электрические схемы блоков и устройств микропроцессорных систем автоматизации и управления.

владеть:

- навыками проектирования отдельных блоков и устройств систем автоматизации и управления;
- навыками работы со справочными и информационными материалами по выбору стандартных средств микропроцессорной техники в соответствии с техническим заданием на проектирование систем автоматизации и управления
- навыками организации интерфейсов микропроцессорной системы, межмодульных связей в системе.

освоить компетенции:

ПК-6: способность производить расчёты и проектирование отдельных блоков и устройств систем автоматизации и управления и выбирать стандартные средства автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием.

3. Место дисциплины в структуре ОП ВО

Дисциплина относится к базовой вариативной части учебного плана (Б1.В.07). Изучается в 6 семестре.

Изучение дисциплины основывается на ранее освоенных дисциплинах: Математика, Информационно-коммуникационные технологии, Программирование, Электротехника, Электроника и схемотехника, Микросхемотехника.

Изучение дисциплины является основой для освоения последующих дисциплин/практик: Средства автоматизации и управления, Интегрированные системы управления, Производственная практика.

4. Объем дисциплины

4.1. Объем дисциплины в зачетных единицах с указанием академических (астрономических) часов и виды учебной работы

Виды учебной работы	Очная форма, час.
Общая трудоемкость в зачетных единицах	5
Общая трудоемкость в часах	180
Аудиторные занятия в часах, в том числе:	72
Лекции	36
Практические занятия	–
Лабораторные занятия	36
Самостоятельная работа в часах	65,65
Иная контактная работа (ИКР)	6,35
Контроль	36
Форма промежуточной аттестации	Экзамен Защита КП

4.2. Объем контактной работы на 1 обучающегося

Виды учебных занятий	Очная форма, час.
Лекции	36
Практические занятия	–
Лабораторные занятия	36
Консультации	2
Зачет/зачеты	–
Экзамен/экзамены	0,35
Курсовые проекты	4,0
Всего	78,35

5. Содержание дисциплины, структурированное по разделам, с указанием количества часов и видов занятий

5.1 Тематический план учебной дисциплины

Очная форма обучения

№	Название раздела	Всего час.	Конт роль	ИКР	Аудиторные			Самостоятельная работа, час.
					Лекции	Практ.	Лаб.	
1.	Общие сведения о микропроцессорах и микропроцессорных системах	10			6			4
2.	Микропроцессорная система на базе микропроцессора Intel 8080	16			8			8
3.	Микропроцессорная система на базе микропроцессора Intel 8086	18			8			10
4.	Микропроцессорная система на базе однокристалльной микроЭВМ Intel 8748	18			8			10
5.	Микропроцессорная система на базе микроконтроллера ATMEL AVR	48			6		36	6
6.	Курсовой проект	31,65		4				27,65
	Консультация	2		2				
	Экзамен	36,35	36	0,35				
	ИТОГО	180	36	6,35	36		36	65,65

5.2. Содержание

Раздел 1. Общие сведения о микропроцессорах и микропроцессорных системах.

Основные понятия и определения. Краткая история развития ЭВМ. Понятие архитектуры микропроцессора (МП). CISC- и RISC-архитектура. Классификация МП. Обобщенная структура микропроцессора, назначение элементов. Рабочий цикл МП (цикл фон-Неймана). Структура микропроцессорной системы (МПС). Типы структур. Режимы обмена информацией в МПС (программно-управляемый обмен, обмен по прерываниям, прямой доступ к памяти). Направления совершенствования архитектуры МП.

Раздел 2. Микропроцессорная система на базе микропроцессора Intel 8080.

Условно-графическое обозначение МП Intel 8080 (K580BM80), назначение выводов. Структурная схема МП Intel 8080 (K580BM80), назначение элементов. Программная модель МП Intel 8080 (K580BM80). Алгоритм функционирования микропроцессорной системы на базе МП Intel 8080 (K580BM80), режимы обмена данными. Организация шин МПС на базе МП Intel 8080 (K580BM80). Организация обмена информацией в МПС

(режим записи и чтения памяти). Организация памяти в микропроцессорной системе (на одной и нескольких БИС). Режимы адресации.

Раздел 3. Микропроцессорная система на базе микропроцессора Intel 8086.

Условно-графическое обозначение МП Intel 8086 (K1810BM86), назначение выводов. Структурная схема МП Intel 8086 (K1810BM86), назначение элементов. Алгоритм функционирования МП Intel 8086 (K1810BM86), режимы обмена данными. Организация шин МПС на базе Intel 8086 (K1810BM86). Организация памяти в микропроцессорной системе. Линейка микропроцессоров семейства x86.

Раздел 4. Микропроцессорная система на базе однокристальной микроЭВМ Intel8748

Условно-графическое обозначение Intel 8748 (K1816BE48), назначение выводов, особенности архитектуры. Структурная схема микроЭВМ Intel 8748 (K1816BE48). Алгоритм функционирования Intel 8748 (K1816BE48), режимы обмена данными. Организация шин МПС на базе Intel 8748 (K1816BE48). Организация памяти в микропроцессорной системе.

Раздел 5. Микропроцессорная система на базе микроконтроллера ATMEL AVR.

Структурная схема микроЭВМ ATMEL AVR ATmega16. Программная модель микроЭВМ ATMEL AVR ATmega16. Система команд, режимы адресации микроЭВМ ATMEL AVR ATmega16. Схемы портов ввода/вывода микроконтроллеров. Схема одного разряда порта ввода/вывода микроЭВМ ATMEL AVR ATmega16. Классификация последовательных интерфейсов. Формат кадра последовательного интерфейса USART. Структура программы микроЭВМ ATMEL AVR ATmega16.

Архитектура ARM и MIPS, особенности, отличия.

6. Методические материалы для обучающихся по освоению дисциплины

6.1. Самостоятельная работа обучающихся по дисциплине

Очная форма обучения

№ п/п	Раздел дисциплины	Задание	Часы	Методические рекомендации по выполнению задания	Форма контроля
1	Общие сведения о микропроцессорах и микропроцессорных системах	Изучение лекционного материала.	4	Внимательно прочитайте текст. Уточните в справочной литературе непонятные термины. Вынесите справочные данные на поля конспекта. Выделите главное, составьте план. [1], [2]	Групповая беседа по теме.
2	Микропроцессорная система на базе микропроцессора Intel 8080	Изучение лекционного материала.	8	Внимательно прочитайте текст. Выделите главное, составьте план [1], [3].	Групповая беседа по теме.

3	Микропроцессорная система на базе микропроцессора Intel 8086	Изучение лекционного материала.	10	Внимательно прочитайте текст. Выделите главное, составьте план [1], [3].	Групповая беседа по теме.
4	Микропроцессорная система на базе однокристалльной микроЭВМ Intel 8748	Изучение лекционного материала.	10	Внимательно прочитайте текст. Уточните в справочной литературе непонятные термины. Вынесите справочные данные на поля конспекта. Выделите главное, составьте план. [1], [3]	Групповая беседа по теме.
5	Микропроцессорная система на базе микроконтроллера ATMEL AVR	Изучение лекционного материала. Оформление отчетов по лабораторным работам	6	Внимательно прочитайте текст. Выделите главное, составьте план [1], [4]. Отчеты по лабораторным работам подготовить в соответствии с методическими указаниями [4], [5], [6] [7], [8], [9].	Групповая беседа по теме. Защита лабораторных работ.
6	Курсовой проект	Выполнение курсового проекта	27,65	Выполнить курсовой проект в соответствии с методическими указаниями [3].	Защита курсового проекта
	ИТОГО		65,65		

6.2. Тематика и задания для практических занятий (при наличии)

Не предусмотрены

6.3. Тематика и задания для лабораторных занятий

Лабораторная работа 1. Исследование структуры и системы команд AVR-микроконтроллера ATmega16. Методические указания [4], [5].

Лабораторная работа 2. Изучение схемотехники параллельных портов ввода-вывода микроконтроллера ATmega16. Методические указания [4], [6].

Лабораторная работа 3. Исследование режимов работы параллельных портов ввода-вывода микроконтроллера ATmega16. Методические указания [4], [6].

Лабораторная работа 4. Изучение работы таймеров-счетчиков микроконтроллера ATmega16. Методические указания [4], [7].

Лабораторная работа 5. Последовательные интерфейсы в микропроцессорной системе на основе микроконтроллера ATMEL AVR. Методические указания [4], [8].

Лабораторная работа 6. Исследование и программирование последовательных интерфейсов микроконтроллера ATmega16. Методические указания [4], [8].

Лабораторная работа 7. Исследование работы АЦП микроконтроллера ATmega16. Методические указания [4], [9].

Лабораторная работа 8. Исследование работы ЦАП микроконтроллера ATmega16. Методические указания [4], [9].

6.4. Методические рекомендации для выполнения курсового проекта

Курсовой проект по микропроцессорной технике – это самостоятельная учебная работа, выполняемая в течение семестра студентами по решению прикладных задач.

В процессе выполнения курсового проекта студенты разрабатывают структурную и электрическую принципиальную схемы микропроцессорной системы контроля и управления параметрами технологического процесса в соответствии с вариантом задания, выполняют выбор элементов микропроцессорной системы.

Выполнение курсового проекта позволяет сформировать практические навыки, умения исследования и проектирования цифровых микропроцессорных систем.

Курсовой проект аккумулирует теоретические и практические знания по организации микропроцессорных систем, формирует и закрепляет умения и навыки по их проектированию.

Курсовой проект состоит из задания, пояснительной записки и графической части согласно варианту задания.

Курсовой проект позволяет закрепить теоретические и практические знания студентов, формировать у них умение применять знания при решении прикладных задач, подготавливает к выполнению выпускной квалификационной работы и к самостоятельной работе по избранной специальности, способствует развитию творческих способностей.

Учебное пособие по выполнению курсового проекта [3].

7. Перечень основной и дополнительной литературы, необходимой для освоения дисциплины

а) основная:

1. Гуров, В. В. Микропроцессорные системы [Электронный ресурс] : учебник / В.В. Гуров. - М.: НИЦ ИНФРА-М, 2016. - 336 с. - (Высшее образование: Бакалавриат). - ISBN 978-5-16-009950-7. – Режим доступа: <http://znanium.com/catalog.php?bookinfo=462986>

б) дополнительная

2. Пигарев, Л. А. Микропроцессорные системы автоматического управления : учебное пособие / Л.А. Пигарев. - Санкт-Петербург : СПбГАУ, 2017. - 179 с. : схем., табл., ил. - То же [Электронный ресурс]. - URL: <http://biblioclub.ru/index.php?page=book&id=480402>

3. Лапшин В.В., Проектирование микропроцессорных систем : Учебное пособие [Текст; Электронный ресурс] / В.В. Лапшин, В.М. Федюкин - Кострома : Изд-во Костром. гос. технол. ун-та, 2012. - 108 с. (51 экз.) —Режим доступа: <http://www.kstu.edu.ru/mark/1011825> ; <ftp://amt401.kstu.edu.ru/pub/lvv/MPT/>

4. Федюкин, В.М. Основы архитектуры и практическое использование микроконтроллеров Atmel AVR : Учебное пособие [Электронный ресурс] / В.М. Федюкин, В.В. Лапшин, М.А. Смирнов. - Кострома : Изд-во Костром. гос. ун-та, 2017. - 203 с. —Режим доступа: <ftp://amt401.kstu.edu.ru/pub/lvv/MPT/>

в) методические указания

5. Федюкин В.М., Исследование структуры и системы команд микроконтроллеров семейства AVR: метод. указания. [Электронный ресурс] / В.М. Федюкин, А.И. Матвеев, Е.А. Бутусова. - Кострома : Изд-во Костром. гос. технол. ун-та, 2009. - 32 с. —Режим доступа: <ftp://amt401.kstu.edu.ru/pub/lvv/MPT/>

6. Федюкин В.М., Изучение устройства и работы портов параллельного ввода-вывода микроконтроллеров AVR ATmega16: метод. указания. [Электронный ресурс] / В.М. Федюкин, В.В. Лапшин - Кострома : Изд-во Костром. гос. технол. ун-та, 2011. - 36 с. —Режим доступа: <ftp://amt401.kstu.edu.ru/pub/lvv/MPT/>

7. Федюкин В.М., Изучение работы таймеров-счетчиков микроконтроллеров AVR ATmega16: метод. указания. [Электронный ресурс] / В.М. Федюкин, В.В. Лапшин -

Кострома : Изд-во Костром. гос. технол. ун-та, 2011. - 30 с. —Режим доступа: <ftp://amt401.kstu.edu.ru/pub/lvv/MPT/>

8. Федюкин В.М., Изучение и программирование последовательных интерфейсов микроконтроллеров AVR ATmega16: метод. указания. [Электронный ресурс] / В.М. Федюкин, В.В. Лапшин - Кострома : Изд-во Костром. гос. технол. ун-та, 2013. - 31 с.

—Режим доступа: <http://www.kstu.edu.ru/mark/1011458> ;

<ftp://amt401.kstu.edu.ru/pub/lvv/MST/>

9. Федюкин В.М., Исследование работы аналого-цифровых и цифро-аналоговых преобразователей на микроконтроллере AVR ATmega16: метод. указания. [Электронный ресурс] / В.М. Федюкин, В.В. Лапшин, М.А. Смирнов - Кострома : Изд-во Костром. гос. технол. ун-та, 2014. - 26 с. — Режим доступа: <http://www.kstu.edu.ru/mark/1011632>;

<ftp://amt401.kstu.edu.ru/pub/lvv/MST/>

8. Перечень ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины

Информационно-образовательные ресурсы:

1. Федеральный портал «Российское образование»;
2. Официальный сайт министерства образования и науки Российской Федерации

Электронные библиотечные системы:

1. ЭБС «Лань».
2. ЭБС «Университетская библиотека online».
3. ЭБС «Znaniium».

9. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине

Лекционная аудитория должна быть оснащена презентационным оборудованием (персональный компьютер, мультимедийный проектор, экран).

Лаборатория микросхемотехники и микропроцессорной техники Б-402.

Лабораторные стенды "Easy AVR5A" фирмы "MIKROELEKTRONIKA".